

Вопросы

- 1 Назначение микропроцессора и микроконтроллера.
- 2 История развития микроконтроллеров. Семейства микроконтроллеров.
- 3 Структурная схема и принцип работы микропроцессора i8080
- 4 Принцип организации работы стека.
- 5 Схема двоично-десятичной коррекции
- 6 Особенности системы команд микропроцессора i8080
- 7 Архитектура микроконтроллеров MCS-51
- 8 Организация памяти микроконтроллеров MCS-51
- 9 Параллельные порты ввода/вывода MCS-51
- 10 Таймеры/счетчики и их регистры управления.
- 11 Организация работы таймера/счетчика в режиме 0.
- 12 Организация работы таймера/счетчика в режиме 1.
- 13 Организация работы таймера/счетчика в режиме 2
- 14 Организация работы таймера/счетчика в режиме 3
- 15 Структура последовательного интерфейса MCS-51 и его регистры управления
- 16 Работа последовательного интерфейса MCS-51 в режиме 0
- 17 Работа последовательного интерфейса MCS-51 в режиме 1
- 18 Работа последовательного интерфейса MCS-51 в режиме 2
- 19 Работа последовательного интерфейса MCS-51 в режиме 3
- 20 Организация межпроцессорного взаимодействия
- 21 Система прерываний микроконтроллеров MCS-51. Регистры управления
- 22 Особенности работы с внешними прерываниями
- 23 Организация работы последовательно порта с использованием прерываний
- 24 Особенности архитектуры микроконтроллеров семейства AVR
- 25 Организация памяти способы ее адресации в микроконтроллерах семейства AVR
- 26 Особенности архитектуры микроконтроллеров семейства Cortex-M4
- 27 Применение ПЛИС в системах мобильной связи